



# REC 2017 - XIII Jornadas sobre Sistemas Reconfiguráveis

Instituto de Telecomunicações - Aveiro, 30 e 31 de janeiro de 2017

## Chamada de Trabalhos

### Comissão Organizadora

Arnaldo Oliveira (UA/IT)  
Anikó Costa (UNL/UNINOVA)

### Comité Científico/Programa

Adriano Tavares (UM-DEI)  
André Fidalgo (ISEP)  
António Esteves (UM-DI)  
António Ferrari (UA-DETI)  
Carlos Ribeiro (IPLeia/IT)  
Fernando Gonçalves (UL/INESC-ID)  
Gabriel Falcão (UC/IT)  
Guilherme Campos (UA-DETI)  
Helena Sarmento (UL/INESC-ID)  
Horácio Neto (UL/INESC-ID)  
Iouliia Skliarova (UA-DETI)  
João Bispo (UP/INESC TEC)  
João Canas Ferreira (UP/INESC TEC)  
João Lima (UAIG)  
João M. P. Cardoso (UP/INESC TEC)  
João Paulo Teixeira (UL)  
João Pavão (UTAD)  
Jorge Lobo (UC-DEEC/ISR)  
José C. Cardoso (UTAD)  
José C. Metrôlo (IPCB)  
José Carlos Alves (UP/INESC TEC)  
José S. Augusto (UL-DFísica)  
José T. de Sousa (UL/INESC-ID)  
Lionel Sousa (UL/INESC-ID)  
Luís Cruz (UC-DEEC)  
Luís Gomes (UNL/UNINOVA)  
Luís Nero Alves (UA/IT)  
Manuel Gericota (ISEP)  
Manuel Violas (UA/IT)  
Marco Gomes (UC/IT)  
Mário Véstias (ISEL)  
Morgado Dias (UMad/M-ITI)  
Nuno Roma (UL/INESC-ID)  
Orlando Moreira (Intel Corporation)  
Paulo Flores (UL/INESC-ID)  
Pedro C. Diniz (USC, EUA)  
Ricardo Chaves (UL/INESC-ID)

### **Submissão de trabalhos**

**9 de dezembro de 2016 (firme)**

### **Notificação dos autores**

23 de dezembro de 2016

### **Submissão da versão final**

9 de janeiro de 2017

### **Registo a custo reduzido**

23 de janeiro de 2017

As XIII Jornadas sobre Sistemas Reconfiguráveis têm como objetivo reunir a comunidade científica nacional com atividade e interesses em torno dos sistemas eletrónicos reconfiguráveis, com ênfase nos dispositivos digitais programáveis designados por FPGA (Field Programmable Gate Array).

Pretende-se para estas jornadas a apresentação de comunicações de vários tipos, sobre trabalhos consolidados ou em curso, a apresentação e debate de ideias e experiências em torno de trabalhos já desenvolvidos, trabalhos de mestrado concluídos, projetos de doutoramento em desenvolvimento, projetos em busca de parcerias, projetos nacionais/internacionais em curso ou a iniciar, experiências pedagógicas ligadas ao ensino dos sistemas reconfiguráveis, ou quaisquer outros temas com interesse para a comunidade. Assim, procura promover-se o conhecimento e o debate de ideias e de casos, potenciar a criação de possíveis colaborações futuras e facilitar a integração de novos membros no ambiente científico.

Os tópicos de interesse abrangem todos os aspetos ligados à conceção, projeto, implementação, teste, aplicações e ensino de sistemas (eletrónicos) reconfiguráveis, incluindo, mas não estando limitados a:

- Metodologias de projeto
- Ferramentas de apoio ao projeto
- Arquiteturas de sistemas e de dispositivos
- Prototipagem e emulação de hardware
- Sistemas embutidos
- Computação de alto desempenho
- Aplicações de processamento digital de sinal
- Tolerância a falhas
- Teste e verificação
- Reconfiguração (parcial) dinâmica
- Co-projeto hardware/software
- Aplicações (científicas e industriais)
- Estudo de casos
- Utilização no ensino

Na parte formal das Jornadas, com revisão e publicação nas atas, os tipos de comunicações incluem:

- **Artigos** descrevendo trabalhos consolidados ou em progressão, nomeadamente de estudantes de mestrado ou doutoramento, ou desenvolvidos no âmbito de projetos em fase de conclusão ou finalizados (artigos longos até 8 páginas, ou curtos até 4 páginas).
- **Pósteres** apresentando projetos em fase inicial, ideias para propostas de projetos, metodologias de ensino ou outras (até 2 páginas).

Na parte mais informal das Jornadas, serão consideradas propostas (com a extensão máxima de 1 página) com uma descrição do trabalho, projeto, ideia ou tema a apresentar para debate em painéis, tendo por base:

- Trabalhos/projetos de mestrado/doutoramento em curso
- Novos projetos em busca de parcerias
- Projetos nacionais/internacionais em curso ou a iniciar
- Novas experiências pedagógicas ligadas ao ensino dos sistemas reconfiguráveis
- Ideias/temas para debate em painel
- Trabalhos relevantes já apresentados anteriormente em outros fóruns

Página web: <http://www.av.it.pt/rec2017>

E-mail: [rec2017@easychair.org](mailto:rec2017@easychair.org)